

Bodovanje projekta na predmetu:Funkcionalna verifikacija hardvera

Prilikom implementacije projekta na predmetu Funkcionalna verifikacija hardvera neophodno je proći kroz određene korake. U nastavku su navedeni svi koraci i broj bodova koji se dobija za svaki od njih. Voditi računa da je korake obavezno završavati u redosledu u kojem su navedeni u nastavku. Za prolaz je neophodno 50 bodova.

- 1) Neophodno je imati završen projekat na predmetu Projektovanje složenih digitalnih sistema.
- 2) Proširiti dokumentaciju sa predmeta Projektovanje složenih digitalnih sistema sa verifikacionim planom i generalnom strukturu verifikacionog okruženja.
- 3) Implementirati verifikaciono okruženje sa osnovnim komponentama (test, environment, config, sequencers, drivers, sequences, monitor).

----- *Sve iznad je uslov za prolazak ----- [50 bodova]*

- 4) Implementirati scoreboard komponentu i automatsku proveru rezultata koje DUT produkuje. [15]
- 5) Implementirati proveru pokrivenosti (eng. coverage). [15]
- 6) Realizovati regresione testove. [10]
- 7) Omogućiti pokretanje simulacije u Vivado simulatoru i u Xcelium simulatoru.[10]

Napomena:

Nakon što se po završetku projekta odrede bodovi po gore navedenom pravilu, oni mogu biti umanjeni iz dva razloga:

- 1) Ukoliko mentor pri izboru projekta odredi da je tema prelaka, može odrediti faktor skaliranja (npr. 0.8) čime se množe osvojeni bodovi.
- 2) Ukoliko asistent pri odbrani projekta odredi da student iz grupe nije savladao gradivo i nije učestvovao dovoljno u izradi projekta, može određenom studentu srazmerno smanjiti broj osvojenih bodova u odnosu na kolege iz iste grupe. U slučaju potpunog neznanja može tražiti da student savlada gradivo te ponovo izade na odbranu.